

**В.Ш. Меликян “Внутренний мир интегральных схем” Книга/ Ереван, 2017. 120 стр.**

В книге представлены основные понятия связанные с созданием, структурой, производством и проектированием интегральных схем а так же процесс развития и будущее интегральных схем.

Книга опубликована на армянском языке Մելիքյան Վ.Շ. «Ինտեգրալ սխեմաների ներաշխարհը» Գիրք Ե, Երևան, 2017, 120 էջ:

**В. Ш. Меликян, А.С. Саакян, А.К. Айрапетян, А.С. Трдатян “Особенности конструкции узлов ввода/вывода наноразмерных интегральных схем” Монография / Издательство НПУА “Чартарагет”, 2020, 274 стр.**

Освещен ряд важных теоретико-практических вопросов для проектировании узлов ввода/вывода интегральных наноразмерных схем. Рассмотрены механизмы и методы стабилизации их режимов работы, повышения помехоустойчивости, самонастройки. Монография предназначена для широкого круга специалистов, занимающихся проектированием интегральных схем. Это также полезно для аспирантов, специализирующихся на проектировании интегральных схем.

Книга опубликована на армянском языке Մելիքյան Վ.Շ., Սահակյան Ա.Ս., Հայրապետյան Ա.Վ., Տրդատյան Ա.Ս. «Նանոչափային ինտեգրալ սխեմաների մուտք/ելք հանգույցների նախազման առանձնահատկությունները» Մենագրություն, ՀԱԳՀ «Ճարտարագետ» հրատարակչություն, 2020թ., 274 էջ:

**А.К. Туманян. “Основы цифрового проектирования с использованием языка Verilog” Учебник / Ереван, 2012. 504 стр.**

В книге рассматриваются принципы и методы проектирования с применением языка Verilog. Приводятся описания цифровых устройств в диапазоне от функциональных узлов до цифровых систем (на примере проектирования арифметического устройства). Изложены основы теории проектирования комбинационных схем, синхронных и асинхронных автоматов. Рассматриваются вопросы проектирования памяти. Приводится краткое описание языка Verilog и средств автоматизированного синтеза фирмы Synopsys.



**А.Г. Амазаспян, А.К. Туманян, А.К. Сагателян , Э.В. Вирабян, А.Г. Камалян “Программируемые логические устройства” Методические указания / Ереван, 2014. 89 стр.**

В данном методическом пособии рассматриваются принципы проектирования цифровых устройств на основе программируемых логических устройств. Здесь основное внимание уделяется описанию архитектуры современных FPGA и их реализации.

Методическое пособие опубликовано на армянском языке Համազասպյան Ա.Հ., Թումանյան Ա.Կ., Սադաթեյան Ա.Կ., Վիրաբյան Է.Վ., Քամայան Ա.Գ. «Ծրագրավորվող տրանզիստիկանի սարքեր» Մեթոդական ցուցումներ, Երեվան, 2014, 89 էջ:

**А.К. Туманян, А.Г. Амазаспян, А.К. Сагателян , А.Г. Камалян “Основы проектирования логических устройств с использованием языка Verilog HDL ” Методические указания / Ереван, 2011. 95 стр.**

В данном методическом пособии рассматриваются основы языка Verilog для описания логических устройств. Приводится описание основных цифровых схем и операционных устройств.

Методическое пособие опубликовано на армянском языке Թումանյան Ա.Կ., Համազասպյան Ա.Հ., Սադաթեյան Ա.Կ., Քամայան Ա.Գ. «Թվային սարքերի նախագծման հիմունքները Verilog HDL լեզվի կիրառմամբ» Մեթոդական ցուցումներ, Երեվան, 2011, 95 էջ: