

## РЕЗЮМЕ

**ФИО:** Арсен Андраникович Гамбарян

**Дата рождения:** 03.10.1975

**Место рождения:** Республика Армения

**Гражданство:** Республика Армения

**Адрес:** Республика Армения, г. Ереван, ул. Рубена Севака 2, кв.18

**Phone:** +374 77 629090

**E-mail:** [Arghambaryan@gmail.com](mailto:Arghambaryan@gmail.com)

### Занимаемые должности

<b>2000 – 2016</b>	EpygiArm LLC Hardware design Senior Engineer
<b>2016 – 2020</b>	Olymp Engineering Hardware design Senior Engineer
<b>2018 – 2020</b>	Olymp Engineering Hardware design Department head
<b>2021 – 2022</b>	LYNXAL Hardware design Engineer
<b>2022-Present</b>	Tsiran-IT LLC Hardware design Senior Engineer

### **Профиль работы**

#### **Старший инженер по проектированию аппаратного обеспечения**

Проектирование и производство телекоммуникационных устройств: IP-АТС и IP-шлюзов на базе DSP Texas Instruments, полупроводниковых процессоров Freescale (Motorola), процессоров Allwinner A10, A20, Cortex Н-серии ( <http://www.epygi.com/products /индекс>)

Отладка и проверка прототипов.

Совместимость с интерфейсами: FXO, FXS, ISDN, E1T1, GSM, HDMI, Ethernet, LTE, BLE, LoRaWAN.

Проектирование и установка системы домашней автоматизации, включая протоколы управления освещением DALI и DMX512, системы RFID-контроля доступа и IP-камеры в ТУМО Ереван.

Проектирование и производство дронов-автопилотов, устройств радиуправления на базе контроллеров Atmel, Microchip и STMicro.

Разработка и производство светодиодных драйверов на базе сетевых микроконтроллеров SiLabs BLE Mesh.

Проектирование и производство радиозондов, 12-канальных модулей АЦП на базе оборудования National Instruments, КВ повторителей UMTS/LTE с использованием ПЛИС серий Xilinx: Artix и Kintex, плат контроллеров для нефтегазового оборудования. Радиочастотные передатчики и приемники на базе микросхем аналоговых устройств.

Разработка карт расширения ВМС (управление платой, «Aspeed Technologies») для серверов на базе масштабируемых процессоров Intel gen3/gen4.

Разработка платы расширения SAS на базе семейства Microchip PM80xx серии SAS Expander 12 Гбит/с для серверов на базе масштабируемых процессоров Intel gen3/gen4.

Сотрудничество с индийскими, российскими и китайскими производственными компаниями.

### **Навыки**

Опыт создания схем с использованием:

Cadence HDL

Altium Designer

Проектирование и разводка печатных плат, подготовка производственных данных на основе инструментов проектирования Altium.

### **Языковые навыки:**

- Армянский – родной
- Русский – свободно
- Английский – хорошо

### **Образование**

1998 – 2000 Государственный инженерный университет Армении (ГИУА)  
Диплом инженера-исследователя в области электроники

1996 – 1998 Государственный инженерный университет Армении (ГИУА)  
Степень магистра в области электроники

1991 – 1996 Государственный инженерный университет Армении (ГИУА)  
Кафедра промышленной электроники; Кафедра кибернетики  
Степень инженера

### **Армия**

1992 – 1995 лейтенант запаса.

### **Семейное положение**

Женат, имею двоих сыновей