

Ինքնակենսագրական

Անունը՝ Արսեն Ղամբարյան
Ծննդյան ամսաթիվ՝ 03.10.1975թ
Ծննդյան վայրը՝ Հայաստանի Հանրապետություն
Քաղաքացիություն՝ Հայաստանի Հանրապետություն
Հասցե՝ Հայաստան, Երևան Ռուբեն Սևակի փող., 2, բն 18
Phone: +374 77 629090
E-mail: Arghambaryan@gmail.com

Պաշտոնը

2000 – 2016	EpygiArm LLC Սարքավորումների նախագծման ավագ ճարտարագետ
2016 – 2020	Olymp Engineering Սարքավորումների նախագծման ավագ ճարտարագետ
2018 – 2020	Olymp Engineering Սարքավորումների նախագծման բաժնի ղեկավար
2021 – 2022	LYNXAL Սարքավորումների նախագծման ավագ ճարտարագետ
2022-Ներկա	Tsiran-IT LLC Սարքավորումների նախագծման ավագ ճարտարագետ

Սարքավորումների նախագծման ավագ ճարտարագետ

Հեռահաղորդակցման սարքերի նախագծում և արտադրություն՝ IP-PBX և IP-Gateways՝
հիմնված Texas Instruments DSP-ների, Freescale (Motorola) կիսահաղորդչային
պրոցեսորների, Allwinner A10, A20, H-series Cortex պրոցեսորների վրա

Նախատիպերի վրիպագերծում և վավերացում:

Ներառված ինտերֆեյսներով՝ FXO, FXS, ISDN, E1T1, GSM, HDMI, Ethernet, LTE, BLE,
LoRaWAN:

Տան ավտոմատացման համակարգի նախագծում և տեղադրում, ներառյալ DALI և
DMX512 լուսավորության կառավարման արձանագրությունները, RFID կառավարվող
մուտքի և IP-տեսախցիկների համակարգերը ԹՈՒՄՈՒ Երևանում:

Drone Autopilot, Radio control սարքերի նախագծում և արտադրություն՝ հիմնված Atmel,
Microchip և STMicro կարգավորիչների վրա:

LED դրայվերների նախագծում և արտադրություն՝ հիմնված SiLabs BLE Mesh ցանցի MCU-ների վրա

Radio Sondes, 12-ալիք ADC մոդուլների նախագծում և արտադրություն՝ հիմնված National Instruments սարքավորումների վրա, HF UMTS/LTE Repeaters՝ օգտագործելով Xilinx Artix և Kintex սերիաների FPGA-ներ, վերահսկիչ տախտակներ նավթի և գազի սարքավորումների համար: ՌԴ հաղորդիչներ և ընդունիչներ՝ հիմնված Անալոգային սարքերի IC-ների վրա:

BMC (board management control, “Aspeed technology”) ընդլայնման քարտերի նախագծում Intel gen3/gen4 ընդլայնվող պրոցեսորային սերվերների համար: SAS էքսպանդերի տախտակի ձևավորում՝ հիմնված Microchip PM80xx սերիայի 12 Գբ/վրկ SAS Expander Family-ի վրա, Intel gen3/gen4 մասշտաբային պրոցեսորային սերվերների համար:

Համագործակցություն հնդկական, ռուսական և չինական արտադրական ընկերությունների հետ:

Հմտություններ

Երկարատև փորձ սխեմաների նախագծման մեջ՝ օգտագործելով
Cadence HDL
Altium Designer

PCB-ի նախագծում և երթուղում, արտադրության տվյալների պատրաստում՝ հիմնված Altium և Cadence HDL դիզայներական գործիքների վրա:

Լեզուների տիրապետում:

- հայերեն – բնիկ
- ռուսերեն – սահուն
- Անգլերեն – լավ

Կրթություն

1998 – 2000 Հայաստանի պետական ճարտարագիտական համալսարան (ՀՊՃՀ)
Հետազոտող ինժեների կոչում էլեկտրոնիկայի ոլորտում

1996 – 1998 թթ.

Հայաստանի պետական ճարտարագիտական համալսարան (ՀՊՃՀ)
Էլեկտրոնիկայի մագիստրոսի կոչում

1991 – 1996 թթ.

Հայաստանի պետական ճարտարագիտական համալսարան (ՀՊՃՀ)
Արդյունաբերական էլեկտրոնիկայի ամբիոն; Կիրառական էլեկտրոնիկայի բաժին
Ինժեների կոչում

Բանակ

1992 – 1995 թթ. պահեստագործի լեյտենանտ

Հնտանեկան կարգավիճակ

Ամուսնացած՝ երկու որդի