

	Հայերեն	Русский	English
ФИО	Բաբայան Դավիթ Ռոբերտի	Бабаян Давид Робертович	Babayan Davit Robert
Уч. степень, уч. зв.,	տ.գ.թ.	к.т.н.	Ph.D.
email (для основных сотрудников только @gau.am)	davit.babayan.r@gmail.com		
ОБРАЗОВАНИЕ	<p>2014-2017 Հայաստանի ազգային պոլիտեխնիկական համալսարան, տեխնիկական գիտությունների թեկնածու, Էլեկտրոնիկա, միկրո և նանոէլեկտրոնիկա մասնագիտացմամբ</p> <p>2012-2014 Հայաստանի պետական ճարտարագիտական համալսարան, Մագիստրոսի աստիճան, Գերազանցության դիպլոմ միկրոէլեկտրոնիկա</p> <p>2008-2012 Հայաստանի պետական ճարտարագիտական համալսարան, Բակալավրի աստիճան, Գերազանցության դիպլոմ միկրոէլեկտրոնիկա/Ճարտարագետ</p>	<p>2014-2017 Национальный политехнический университет Армении, Кандидат технических наук, по специальности Электроника, Микроэлектроника и Наноэлектроника,</p> <p>2012-2014 Государственный инженерный университет Армении, степень магистра микроэлектроники, диплом с отличием</p> <p>2008-2012 Государственный инженерный университет Армении, степень бакалавра микроэлектроники/инженерии, диплом с отличием (проектирование СБИС)</p>	<p>2014-2017 National Polytechnic University of Armenia, Doctor of Philosophy (Ph.D.) in Electronics, Microelectronics, and Nano Electronics, (Electrical Engineering, Solid-state Physics and VLSI, EDA, Automation Systems)</p> <p>2012-2014 State Engineering University of Armenia, Master's Degree with honors in Microelectronics (VLSI Design, Electrical Engineering, EDA)</p> <p>2008-2012 State Engineering University of Armenia, Bachelor's Degree with honors in Microelectronics/Engineering (Electrical Engineer, VLSI Design)</p>
РАБОЧИЙ СТАЖ	<p>2011 – մինչ այսօր Մինոփսիս Արմենիա ՓԲԸ, 2-րդ կարգի ավագ Ճարտարագետ</p> <p>2018 – մինչ այսօր Հայ-Ռուսական համալսարանի միկրոէլեկտրոնային սխեմաներ և համակարգեր ամբիոնի դասախոս</p> <p>2014 - մինչ այսօր Եվրոպական համալսարանի միկրոէլեկտրոնային</p>	<p>2011 – настоящее время, Старший инженер 2 уровня по ИС специального назначения, цифрового дизайна в Synopsys Inc. (Senior II ASIC digital design Engineer at Synopsys Inc.)</p> <p>2018 – настоящее время, преподаватель кафедры Микроэлектронные схемы и системы Российско-Армянского Университета</p>	<p>2011 – Present, Senior II, ASIC Digital Design Engineer at Synopsys Inc.</p> <p>2018 – Present, Lecturer at the Chair of Microelectronic Circuits and Systems at the Russian-Armenian University</p> <p>2014 - Present, Lecturer at the Chair of Microelectronic Circuits and Systems at the European University in Armenia</p>

	<p>սխեմաներ և համակարգեր ամբիոնի դասախոս</p> <p>2017 - 2018 Տամպերեի տեխնոլոգիական համալսարանի խորացված հաշվողական տեխնիկայի լաբորատորիա, հրավիրված դասախոս (Ֆինլանդիա, Տամպերե)</p> <p>2017 - 2018 Հայաստանի ազգային պոլիտեխնիկական համալսարանի միկրոէլեկտրոնային սխեմաներ և համակարգեր ամբիոնի դասախոս</p>	<p>2014 – настоящее время, преподаватель кафедры Микроэлектронные схемы и системы Европейского университета в Армении</p> <p>2017 – 2018, Приглашенный лектор в лаборатории современной компьютерной техники, Технологического университета Тампере (Тампере, Финляндия)</p> <p>2017 – 2018, преподаватель кафедры Микроэлектронные схемы и системы Национального политехнического университета Армении.</p>	<p>2017 – 2018, Guest Lecturer in the Laboratory of advanced computer equipment at Tampere University of Technology (Tampere, Finland)</p> <p>2017 – 2018, Lecturer at the Chair of Microelectronic Circuits and Systems at the National Polytechnic University of Armenia</p>
Scopus ID	<p>https://www.scopus.com/authid/detail.uri?authorId=57188592201</p>		
10 ВАЖНЫХ ПУБЛИКАЦИЙ	<ol style="list-style-type: none"> 1. Melikyan V., Babayan D., Babayan E., Petrosyan P., Melikyan A., Mkrtchyan E., Clock Gating and Multi-VTH Low Power Design Methods Based on 32/28 nm ORCA Processor// IEEE East-West Design & Test Symposium, Sep. 26-29, 2015.- Batumi, Georgia, 2015.- P. 47-50. 2. Melikyan V., Hakhverdyan T., Manukyan S., Grigoryan A., Babayan D., Low Power OpenRISC Processor with Power Gating, Multi-VTH and Multi-Voltage Techniques// IEEE East-West Design & Test Symposium, Oct. 14-17, 2016.- Yerevan, Armenia, 2016.- P. 33-36. 3. Babayan D., Babayan E., Petrosyan P., Tumanyan A., Kagramanyan E., Hakhverdyan T., 1.9 GHz 1.05V 16-bit RISC Core for High Density and Low Power Operation in 28nm Technology// IEEE East-West Design & Test Symposium, Oct. 14-17, 2016.- Yerevan, Armenia, 2016.- P. 459-462. 4. Melikyan V., Avetisyan A., Babayan D., Safaryan K., Hakhverdyan T., Write-Back Technique for Single-Ended 7T SRAM cell // XXXVII International Scientific Conference on Electronics and Nanotechnology, Apr. 18 -20, 2017.- Kyiv, Ukraine, 2017.- P. 112-115. 5. Բաբայան Դ., Բաբայան Է., Համալսարանային ցածր էներգասպառմամբ լարման մակարդակի փոխակերպիչ // Proceeding of Engineering Academy of Armenia (PEAA).- 2017.-V.14, N 1.- P. 148-153. 6. Babayan D., Power optimization approach of ORCA processor for 32/28nm technology node // IEEE Computer Science Information Technology Sep. 28 - Oct 2, 2015.- Yerevan, Armenia, 2015.- P. 231-233. 7. Բաբայան Դ., Համալսարանի հաշվողական դրոշի թվային միջուկի նախագծում ցածր էներգասպառման մեթոդներով // ՀԱՊՀ Լրաբեր. Գիտական հոդվածների ժողովածու.- Երևան, 2016.Մաս.1.- էջ 234-240. 8. Melikyan V., Krikorian H., Hovhannisyan T., Babayan D., Synthesizable Assertions for Clock Domain Crossing Verification for the USB Prototype // Proceedings of the Republic of Armenia National Academy of Sciences and National Polytechnic University of Armenia. Series of Technical Sciences.- 2016.-V.69, N 2.- P. 138-150. 		

	<p>9. Melikyan V., Babayan D., Babayan E., Petrosyan P., Melkonyan V., Manukyan H., Manukyan A., 32/28 NM LOW POWER ORCA PROCESSOR WITH MULTI-VOLTAGE SUPPLY // 10th International Conference On Semiconductor Micro- & Nanoelectronics, Sep. 11-13, 2015.-Yerevan, Armenia, 2015.- P. 123-127.</p> <p>10. Babayan D., Babayan E., Antonyan S., Salmasyan A., Kagramanyan E., Avetisyan A., A new Approach of Multi Voltage and Adaptive Voltage Scaling Techniques for 16 nm FinFET RISC Processor // XXXVII International Scientific Conference on Electronics and Nanotechnology, Apr. 18 -20, 2017.- Kyiv, Ukraine, 2017.- P. 128-131.</p>		
<p>НАУЧНЫЕ ИНТЕРЕСЫ</p>	<p>Կիսահաղորդչային ֆիզիկա, պինդ մարմինների ֆիզիկա, միկրոէլեկտրոնիկա, էլեկտրոնիկա և նանոէլեկտրոնիկա, գերմեծ ինտեգրալ սխեմաներ, թվային ինտեգրալ սխեմաներ, թվային ավտոմատ նախագծում, Verilog HDL և այլն</p>	<p>Физика полупроводников, Физика твердого тела, микроэлектроника, электроника, наноэлектроника, СБИС, проектирование цифровых интегральных схем, поток цифрового автоматического проектирование, Verilog HDL и т. д.</p>	<p>Semiconductor Physics, Physics of the Solid State, Microelectronics, Electronics, Nano Electronics, VLSI, Digital IC Design, Digital design flow, Verilog HDL etc.</p>
<p>НАГРАДЫ, ПРЕМИИ</p>	<p>Բարձրագույն կրթության ոլորտում ունակության ընդլայնման Եվրոպական միության ERASMUS+ 2016 (TEMPUS) ծրագիր: Երկցիկլ նորարար ուսումնական ծրագրերի մշակում միկրոէլեկտրոնիկայի ոլորտում: Վերապատրաստում Թուրինի պոլիտեխնիկական համալսարանում 2017 (Թուրին, Իտալիա)</p> <p>Ա. Ռիչարդ Նյուտոն երիտասարդ ուսանողների/հետազոտողների մրցանակ: 2016 (Օսթին, Տեխաս, ԱՄՆ)</p> <p>ՀՀ Նախագահի ամենամյա կրթական պարգև տեղեկատվական տեխնոլոգիաների ոլորտում որպես լավագույն ասպիրանտ: 2015 (Երևան, Հայաստան)</p> <p>ՀՀ Նախագահի ամենամյա կրթական պարգև տեղեկատվական տեխնոլոգիաների ոլորտում, որպես լավագույն մագիստրանտ: 2014 (Երևան, Հայաստան)</p>	<p>Наращивание потенциала в сфере высшего образования ERASMUS+ 2016 (TEMPUS), Разработка двухцикловых инновационных учебных программ по микроэлектронике (DOCMEN). Обучение в Politecnico di Torino (Турин, Италия, 2017 г.)</p> <p>Премия А. Ричарда Ньютона для молодых студентов/исследователей, 2016 г. (Остин, Техас, США)</p> <p>Ежегодная образовательная премия Президента РА для лучших студентов в сфере информационных технологий, «Лучший аспирант», 2015 г. (Ереван, Армения)</p> <p>Ежегодная образовательная премия Президента РА для лучших студентов в сфере информационных технологий, «Лучший студент магистратуры», 2014 г. (Ереван, Армения)</p>	<p>Capacity Building in the Field of Higher Education ERASMUS+ 2016 (TEMPUS), Development of two-cycle innovative curricula in microelectronic engineering (DOCMEN). Training in Politecnico di Torino (Turin, Italy 2017)</p> <p>A. Richard Newton Young Student Fellow Award 2016 (Austin, TX, USA)</p> <p>The Annual Educational Award of the President of RA for the Best IT Students, "Best PhD Student," 2015 (Yerevan, Armenia)</p> <p>The Annual Educational Award of the President of RA for the Best IT Students, "Best Master's Student," 2014 (Yerevan, Armenia)</p>